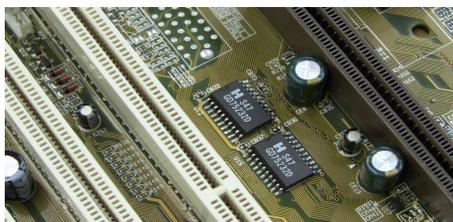


SALESIANOS DEUSTO  
 Avda. Lehendakari Aguirre, 75  
 48014 - BILBAO  
 Tfno: 944 472 650



## IPC-A-610: ACEPTABILIDAD DE ENSAMBLES ELECTRÓNICOS.

INFORMACIÓN GENERAL	CONTENIDOS TEÓRICOS
<ul style="list-style-type: none"> <li>• Trata de los criterios de aceptación visual de ensamblajes (montajes) electrónicos, según el estándar elaborado por IPC.               <ul style="list-style-type: none"> <li>○ Asociación internacional de empresas del sector electrónico que agrupa a los fabricantes más importantes.</li> <li>○ Estándares que son exigidos en múltiples sectores punteros en la electrónica.</li> </ul> </li> <li>• Muy útil para empresas montadoras de placas o que efectúan reparaciones, especialmente si se dedican a la exportación.</li> <li>• Curso totalmente teórico.</li> <li>• Se imparte en nuestras instalaciones o en las del cliente.               <ul style="list-style-type: none"> <li>○ Consultar requerimientos.</li> </ul> </li> <li>• Máximo 15 personas por curso.</li> <li>• Se facilita manual oficial del estándar, en castellano.</li> <li>• Diploma oficial de IPC, para los que superen los exámenes.               <ul style="list-style-type: none"> <li>○ Título reconocido internacionalmente como CIS (<i>"Certified IPC Specialist: Especialista Certificado IPC"</i>).</li> </ul> </li> </ul>	<ul style="list-style-type: none"> <li>• Capítulo 1: Prólogo.</li> <li>• Capítulo 2: Documentos aplicables.</li> <li>• Capítulo 3: Manejo de ensamblajes electrónicos.               <ul style="list-style-type: none"> <li>○ Electricidad estática.</li> </ul> </li> <li>• Capítulo 4: Dispositivos.</li> <li>• Capítulo 5: soldadura.</li> <li>• Criterios de aceptabilidad de soldadura.</li> <li>• Capítulo 6: Conexiones de terminales de postes.</li> <li>• Capítulo 7: Tecnología de Orificios (<i>"Through Hole"</i>).</li> <li>• Capítulo 8: Ensamblajes de Montaje de Superficie (SMT),               <ul style="list-style-type: none"> <li>○ Componentes tipo chip, MELF, SOT, SOIC, etc.</li> <li>○ Componentes BGA.</li> </ul> </li> <li>• Capítulo 9: Daño en componentes.</li> <li>• Capítulo 10: Tarjetas de Circuito impreso y ensamblajes.</li> <li>• Capítulo 11: Alambrado manual.</li> <li>• Capítulo 12: alto voltaje.</li> </ul>

- + Duración: 24 horas.
- + Fechas de impartición: Consultar disponibilidad.
- + Horario: Ídem
- + Consultar subvenciones.

**INFORMACIÓN E INSCRIPCIONES: SALESIANOS DEUSTO**  
**Avda. Lehendakari Aguirre, 75 48014 - Bilbao Tfno: 944 472 650**  
[www.salesianosdeusto.com](http://www.salesianosdeusto.com) [informacion@salesianosdeusto.com](mailto:informacion@salesianosdeusto.com)